

Bitmusterempfänger SBF 28G / SBF 32G



(Abbildung ähnlich)

Selbstsynchronisierender, breitbandiger Bitmusterempfänger mit Fehlerzähler

Maximale Bitrate 28 GBit/s

Integrierte Einstellung von Datenschwelle und Taktphase

Bedienung über Frontplatte oder USB-Schnittstelle

Kurzbeschreibung

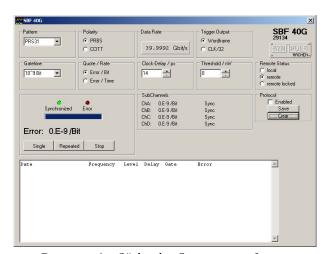
Der Bitmusterempfänger (Bit Error Rate Tester) SBF 28G ist das Empfangsteil des SYMPULS Bitfehlermessplatzes, bestehend aus den beiden Geräten Bitmustergenerator BPG 28G und Bitmusterempfänger SBF 28G.

Der Bitmusterempfänger SBF 28G dient zur Erkennung von Fehlern, die in einem empfangenen Datenstrom enthalten sind.

Für die Messung müssen ein Takt- und ein dazu synchrones Datensignal zur Verfügung stehen. Es können sechs verschiedene PN-Folgen der Längen 2^7-1 , 2^9-1 , $2^{11}-1$, $2^{15}-1$, $2^{23}-1$ und $2^{31}-1$ mit Struktur nach CCITT und Bitraten von 1 GBit/s bis $28\,\mathrm{GBit/s}$ analysiert werden.

Die Messzeiten zur Bestimmung der Fehlerquote (Fehler pro Bit) können zwischen 10^5 und 10^{14} Bitperioden eingestellt werden, die Messzeiten zur Bestimmung der Fehlerrate (Fehler pro Zeit) zwischen 10^{-5} und 10^4 Sekunden.

Die einstellbare Datenschwelle und Taktphase ermöglichen eine genaue Analyse des Eingangssignals (z. B. Eye Contour Analyse).



Benutzeroberfläche der Steuerungssoftware (Abbildung ähnlich)

Das Gerät kann über die Taster auf der Frontplatte bedient werden. Die Ergebnisse werden auf dem Frontplattendisplay ausgegeben. Darüber hinaus kann die Steuerung über einen PC via USB-Schnittstelle erfolgen. Dazu bietet die mitgelieferte Software eine Benutzeroberfläche oder ermöglicht die Steuerung mittels eigener Programme.



Technische Daten

SBF 28G	
Synchronisation	$1\mathrm{GBit/s}\dots28\mathrm{GBit/s}$ (mit externem Bittakt),
	Erlaubte Phasentoleranz zwischen zugeführtem Daten- und Taktsignal: $\pm 20\%$ einer Taktperiode,
	Phasenabgleich um $\pm 50\mathrm{ps}$ durch manuell einstellbare Verzögerung,
	Automatische Rahmensynchronisation im gesamten Frequenzbereich,
	Synchronisationsanzeige mit LED
Takteingang	$Bittakt/2,\ 0.5\ GHz\ \dots 14\ GHz,\ kapazitiv\ gekoppelt,$
	$U_i = 0, 3 \dots 1, 0 V_{pp},$
	50Ω SMA, $ r <0,2$
Bitmuster	PRBS $2^{31} - 1$, $2^{23} - 1$, $2^{15} - 1$, $2^{11} - 1$, $2^9 - 1$, $2^7 - 1$
Dateneingang	NRZ or /NRZ, Logik pos./neg. umschaltbar,
	$U_i = 0, 1 \dots 0, 8 V_{pp}, 50 \Omega 2,92 \text{mm (K-Typ)}, r < 0, 2,$
	Einstellbare Entscheiderschwelle,
	Datenwaage: LED-Anzeige der $1/0$ Verteilung nach Entscheiderstufe
Taktausgang	$\mathrm{Bittakt}/2,\ 0,4V_{pp},\ 50\Omega\ 2,92\mathrm{mm}\ \mathrm{(K-Typ)}$
Triggerausgänge	Umschalt bar:
	$1. \ \mathrm{Bittakt}/64$
	2. Wortrahmentakt
	CML: $0/-0,4V$, kapazitiv gekoppelt,
	50Ω SMA, $ r <0,2$
Fehlerzähler	Anzeige: 5 Mantissen, 1 Exponent):
	$1. \ Fehlerratenmessung \ (=Fehler/Zeit)$
	Messintervall: $10 \mu s \dots 10.000 s$
	Fehlerrate: $10^7 \dots 10^{-4} / s$
	$2. \ {\rm Fehler quotenmessung} \ (= {\rm Fehler/Bit})$
	Messintervall: $10^5 \dots 10^{14}$ Bittakte
	Fehlerquote: $10^{-3} \dots 10^{-14}$
	jeweils Einzelmessung oder repetierend,
	Fehleranzeige: LED
${\bf Schnittstelle}$	High Speed USB,
	${\bf Max.\ Daten\"ubertragungsrate\ 2MByte/s}$
Software	Graphische Benutzeroberfläche zur Gerätebedienung
Abmessungen	19" Tischgehäuse,
	Breite x Höhe x Tiefe $=462\mathrm{x}135\mathrm{x}435\mathrm{mm}$
Gewicht	ca. 8kg
Netzversorgung	$115\mathrm{V}/230\mathrm{V}/50$ - $60\mathrm{Hz}/85\mathrm{VA}$



SBF 28G - Sonderoptionen

Option 1 SBF 32G, Maximale Datenrate $32\,\mathrm{GBit/s}$

Option 2 Takteingang 1 GHz...32 GHz

Lieferumfang

- SBF 28G
- 115/230 V Netzkabel, Bedienungsanleitung, USB Verbindungskabel
- CD-ROM mit Treibern und Bediensoftware

Für weitere Informationen und Fragen zu unseren Produkten stehen wir Ihnen gerne zur Verfügung:

SYMPULS GmbH

Römerstr. 39 D-52064 Aachen

Phone: +49 241 35334 Fax: +49 241 35335

Email: mail@sympuls-aachen.de Internet: www.sympuls-aachen.de

> Das Gerät wird von SYMPULS in Deutschland hergestellt. Wir bieten einen zuverlässigen Service und eine Garantie von 24 Monaten.